

Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Коротков Сергей Леонидович  
Должность: Директор филиала СамГУПС в г. Ижевске  
Дата подписания: 11.07.2024 08:43:45  
Уникальный программный ключ:  
d3cff7ec2252b3b19e5caaa8cefa396a11af1dc5

Приложение к ППССЗ  
по специальности 27.02.03  
Автоматика и телемеханика на транспорте  
(железнодорожном транспорте)

## **РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ**

### **ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА**

**для специальности**

**27.02.03 Автоматика и телемеханика на транспорте (железнодорожном  
транспорте)**

*базовый уровень подготовки для дисциплин СПО*

*Год начала подготовки 2021*

## СОДЕРЖАНИЕ

стр

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИН	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИН	16
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	17
5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ	18

# 1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

## 1.1. Область применения рабочей программы

Рабочая программа учебной дисциплины является частью основной образовательной программы подготовки специалистов среднего звена (далее – ППССЗ) в соответствии с ФГОС по специальности (специальностям) СПО **27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте)**.

## 1.2. Место учебной дисциплины в структуре ППССЗ:

Учебная дисциплина «Цифровая схемотехника» является обязательной частью общепрофессионального цикла основной образовательной программы в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ОК 01, ОК 02, ПК 1.1

## 1.3. Цели и задачи учебной дисциплины – требования к результатам освоения учебной дисциплины:

В результате освоения учебной дисциплины обучающийся должен **уметь**:

- использовать типовые средства вычислительной техники и программного обеспечения;
- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.

В результате освоения учебной дисциплины обучающийся должен **знать**:

- виды информации и способы ее представления в ЭВМ;
- алгоритмы функционирования цифровой схемотехники.

В результате освоения учебной дисциплины обучающийся должен сформировать следующие компетенции:

- общие:

ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;

ОК 02. Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности;

- профессиональные:

ПК 1.1. Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам;

## 1.4. Количество часов на освоении рабочей программы учебной дисциплины в соответствии с учебным планом (УП):

максимальной учебной нагрузки обучающегося 83 часа, в том числе:

обязательной аудиторной учебной нагрузки обучающегося 69 часов;

самостоятельной работы обучающегося 4 часа.



## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

<b>Вид учебной работы</b>	<b>Объем часов</b>
<b>Максимальная учебная нагрузка (всего)</b>	<b>83</b>
<b>Обязательная аудиторная учебная нагрузка (всего)</b>	<b>69</b>
в том числе:	
лабораторные работы	*
практические занятия	12
контрольные работы	16
курсовая работа (проект) <i>(если предусмотрено)</i>	*
<b>Самостоятельная работа обучающегося (всего)</b>	<b>4</b>
<b>Промежуточная аттестация</b>	<b>10</b>
<i>Итоговая аттестация в форме экзамена в 4 семестре</i>	

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<b>Введение</b>	<p><b>Содержание учебного материала</b></p> <p>Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматике на железнодорожном транспорте</p>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		<b>10</b>	
<b>Тема 1.1. Формы представления числовой информации в цифровых устройствах</b>	<p><b>Содержание учебного материала</b></p> <p>Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления).</p> <p>Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда</p> <p><b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления.</p> <p><b>Практическое занятие № 2.</b> Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»</p>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
		4	
<b>Тема 1.2. Арифметические</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02

<b>операции с кодированными числами</b>	Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		ПК 1.1
	<b>Практическое занятие № 3.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.	<b>2</b>	
<b>Раздел 2. Логические основы цифровой схемотехники</b>		<b>16</b>	
<b>Тема 2.1. Функциональная логики</b>	<b>Содержание учебного материала</b> Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций	<b>4</b>	ОК 01 ОК 02 ПК 1.1
	<b>Самостоятельная работа</b>	<b>2</b>	
	Минимизация логических функций		
	<b>Практическое занятие № 4.</b> Формы представления функций алгебры логики и их минимизация.	<b>2</b>	
<b>Тема 2.2. Основы синтеза цифровых логических устройств</b>	<b>Содержание учебного материала</b> Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных	<b>4</b>	ОК 01 ОК 02 ПК 1.1

	логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств		
	<b>Практическое занятие № 5.</b> Построение схем цифровых логических устройств методом синтеза.	2	
<b>Тема 2.3. Цифровые интегральные микросхемы</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств		
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		<b>12</b>	
<b>Тема 3.1 Цифровые триггерные схемы</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры. Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров T-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: $RS \rightarrow T$ ; $D \rightarrow T$ ; $RST \rightarrow D$ ; $RST \rightarrow JK$ ; $JK \rightarrow$		

	RS; JK→T; JK→D. Условное графическое обозначение триггеров		
	<b>Лабораторная работа № 1.</b> Исследование работы интегральных триггеров на логических элементах»	2	
<b>Тема 3.2. Цифровые счетчики импульсов</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика. Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики. Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)		
	<b>Лабораторная работа № 2.</b> Исследование функциональных схем счетчиков.	2	
<b>Тема 3.3. Регистры</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с целями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов		
	<b>Лабораторная работа № 3.</b> Исследование функциональных схем регистров»	2	
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>18</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные		

	дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>Лабораторная работа № 4.</b> Исследование функциональных схем шифраторов и дешифраторов»	2	
<b>Тема 4.2. Преобразователи кодов</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>Практическое занятие № 6.</b> Логическое проектирование счетных схем».	2	
<b>Тема 4.3. Мультиплексоры и демультиплексоры</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мульти-плексоров и демультиплексоров		
	<b>Лабораторная работа № 5.</b> Исследование функциональных схем мультиплексоров и демультиплексоров.	2	
<b>Тема 4.4. Комбинационные двоичные сумматоры</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров		
	<b>Лабораторная работа № 6.</b> Исследование функциональных схем сумматоров.	2	

<b>Тема 4.5. Цифровые компараторы</b>	<b>Содержание учебного материала</b>	<b>2</b>	
	Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одnorазрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов		
<b>Раздел 5. Цифровые запоминающие устройства</b>		<b>4</b>	
<b>Тема 5.1. Классификация и параметры запоминающих устройств</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стекковая, ассоциативная, непосредственная и прямой адресации)		
<b>Тема 5.2. Оперативные запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>1</b>	ОК 01 ОК 02 ПК 1.1
	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства		
<b>Тема 5.3. Постоянные запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>1</b>	ОК 01 ОК 02 ПК 1.1
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств		
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>		<b>4</b>	
<b>Тема 6.1. Цифро-аналоговые</b>	<b>Содержание учебного материала</b>	<b>1</b>	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы		

<b>преобразователи (ЦАП) кода в напряжение</b>	преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	<b>Лабораторная работа № 7.</b> Исследование функциональных схем цифро-аналоговых преобразователей»	2	
<b>Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации</b>	<b>Содержание учебного материала</b>	1	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		
	<b>Лабораторная работа № 8.</b> Исследование функциональных схем аналого-цифровые преобразователей»	2	
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		7	
<b>Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
	<b>Самостоятельная работа</b>	2	
	Обзор однокристальных микроконтроллеров		
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристальные микропроцессоры. Структурная схема и архитектурное построение однокристального микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	3	ОК 01 ОК 02 ПК 1.1
<b>Промежуточная аттестация - экзамен</b>		<b>10</b>	

<b>Bcero</b>	<b>83</b>	
--------------	-----------	--

### 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

#### 3.1. Материально-техническое обеспечение реализации учебной дисциплины:

Учебная дисциплина реализуется в лаборатории «Цифровая схемотехника». Оборудование лаборатории в соответствии с п 6.1.2.1 Примерной программы по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

#### 3.2. Информационное обеспечение обучения

**Перечень используемых учебных изданий, Интернет-ресурсов, дополнительной литературы**

##### 3.2.1 Основные источники:

1. Булатов, В. Н. Микропроцессорная техника. Схемотехника и программирование: учебное пособие для СПО / В. Н. Булатов, О. В. Худорожков. — Саратов: Профобразование, 2020. — 376 с. — ISBN 978-5-4488-0575-2. — Текст: электронный // Электронно-библиотечная система IPR BOOKS: [сайт]. — URL: <http://www.iprbookshop.ru/91893.html> (дата обращения: 20.02.2020). — Режим доступа для авторизир. Пользователей

2. Фролов В.А. ОП 09 Цифровая схемотехника [Текст]: Методическое пособие по проведению практических и лабораторных занятий / В.А. Фролов. – М.: ФГБОУ «Учебно-методический центр по образованию на железнодорожном транспорте», 2016. – 100 с.

##### 3.2.2 Дополнительные источники (для выполнения внеаудиторной самостоятельной работы):

1. Дунаев С.Д., Золотарёв С.Н. Цифровая схемотехника: учебное пособие - М.: ГОУ «УМЦ ЖДТ», 2014. – 238 с.

2. Смиян Е.В. Схемотехнические решения построения и контроля цифровых устройств: учеб. пособие. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2018. — 183 с.

3. Кузин А.В. Микропроцессорная техника [Текст]: Учебник / А.В. Кузин, М.А. Жаворонков. – М.: Академия, 2013. – 304 с.

##### 3.2.3 Электронные образовательные программы:

##### 3.2.4 Интернет – ресурсы:

#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

**Контроль и оценка** результатов освоения учебной дисциплины осуществляется преподавателем в процессе: *проведения практических занятий и лабораторных работ, тестирования, а также выполнения обучающимися индивидуальных заданий, проектов, исследований и т.д.*

<b>Результаты обучения (освоенные умения, усвоенные знания, освоенные компетенции)</b>	<b>Основные показатели оценки результатов</b>	<b>Формы и методы контроля и оценки результатов обучения</b>
<ul style="list-style-type: none"> <li>- использовать типовые средства вычислительной техники и программного обеспечения.</li> <li>- проводить контроль и анализ процесса функционирования цифровых схмотехнических устройств по функциональным схемам</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения;</li> <li>- анализирует и контролирует процесс функционирования цифровых схмотехнических устройств по функциональным схемам.</li> </ul>	<p>экспертное наблюдение и оценка на лабораторных и практических занятиях различные виды опроса, решение задач, тестирование</p>
<ul style="list-style-type: none"> <li>- видов информации и способов ее представления в ЭВМ.</li> <li>- алгоритмов функционирования цифровой схмотехники.</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся перечисляет виды информации и способы ее представления в ЭВМ;</li> <li>- воспроизводит алгоритмы функционирования цифровой схмотехники.</li> </ul>	
<p>ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;</p>	<p>Демонстрирует умения:</p> <ul style="list-style-type: none"> <li>- распознавание задачи или проблемы в профессиональном или социальном контексте;</li> <li>- анализ задачи или проблемы и выделение ее составных частей;</li> <li>- определение этапов решения задачи;</li> <li>- выявление и эффективный поиск информации, необходимой для решения задачи или проблемы;</li> <li>- составление плана действия;</li> <li>- определение необходимых ресурсов;</li> <li>- владение актуальными методами работы в профессиональной и смежных сферах;</li> <li>- реализация составленного плана;</li> <li>- оценка результата и последствий своих действий (самостоятельно или с помощью наставника).</li> </ul> <p>Демонстрация знаний:</p> <ul style="list-style-type: none"> <li>- актуального профессионального и социального контекста, в котором приходится работать и жить;</li> <li>- основных источников информации и ресурсы для решения задач и</li> </ul>	

	<p>проблем в профессиональном и социальном контексте;</p> <ul style="list-style-type: none"> <li>- алгоритмов выполнения работ в профессиональной и смежных сферах;</li> <li>- структуры плана для решения задач, порядка оценки результатов решения задач профессиональной деятельности.-</li> </ul>
<p>ОК 02. Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности;</p>	<p>Демонстрирует умения:</p> <ul style="list-style-type: none"> <li>- определение задачи для поиска информации;</li> <li>- определение необходимых источников информации;</li> <li>- планирование процесса поиска;</li> <li>- структурирование полученной информации;</li> <li>- выделение наиболее значимого в перечне информации;</li> <li>- оценка практической значимости результатов поиска;</li> <li>- оформление результатов поиска;</li> </ul> <p>Демонстрация знаний:</p> <ul style="list-style-type: none"> <li>- номенклатуры информационных источников применяемых в профессиональной деятельности;</li> <li>- приемы структурирования информации;</li> <li>- формат оформления результатов поиска информации.</li> </ul>
<p>ПК 1.1. Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам;</p>	<p>Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам;</p>

## 5. ПЕРЕЧЕНЬ ИСПОЛЬЗУЕМЫХ МЕТОДОВ ОБУЧЕНИЯ

5.1 Пассивные: лекции, устные опросы, чтение.

5.2 Активные и интерактивные: *эвристические* беседы, дискуссии, кейс-метод, деловые игры, самостоятельные, лабораторные и практические работы.